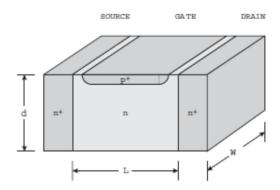
## Transistor JFET (Junction Field Effect Transistor)



Canale tipo n (lunghezza L), annegato in un substrato di tipo p:

Source - Channel - Drain

$$n^+$$
  $n$   $n^+$ 

Gate: Strato  $p^+$ 

ightarrow Giunzione fra gate e canale, usata  $\sim$  sempre in pol. inversa

 $V_{GS} = 0$ :

$$I_D = I_D(V_D) \rightarrow rac{ ext{Reg. 'ohmica':}}{ ext{Reg. 'saturazione':}} rac{I_D \propto V_D}{ ext{costante}} rac{V_{DS} < |V_P|}{V_{DS}} > |V_P|$$

$$-|V_P| < V_{GS} < 0$$
:

$$I_{\scriptscriptstyle D} = I_{\scriptscriptstyle D}(V_{\scriptscriptstyle D}) \to \frac{\text{Reg. 'ohmica':} \quad I_{\scriptscriptstyle D} \propto V_{\scriptscriptstyle D} \qquad V_{\scriptscriptstyle DS} < \left|V_{\scriptscriptstyle GS} - V_{\scriptscriptstyle P}\right|}{\text{Reg. 'saturazione':} \ I_{\scriptscriptstyle D} \approx \text{ costante} \quad V_{\scriptscriptstyle DS} > \left|V_{\scriptscriptstyle GS} - V_{\scriptscriptstyle P}\right|}$$

 $V_{GS} = -|V_P|$ : Tensione di pinch - off

 $\rightarrow$  Canale completamente svuotato  $\rightarrow$   $I_D = 0$ 

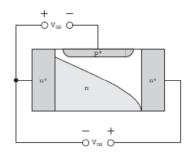
 $V_P \equiv V_{pinch-off} \sim \text{Alcuni Volt}$ 

 $\leftarrow$  Pot. che garantisce completo svuotamento del canale per  $V_{\rm GS}=0$ 

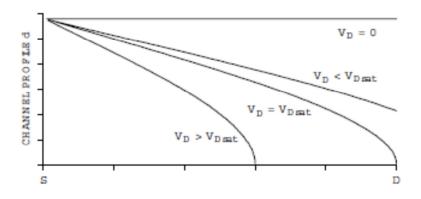
 $V_{bi} = \text{Pot. 'built-in'} \leq 1 \ V \text{ per Si}$ 

 $\leftarrow$  Pot. giunzione in assenza di polarizzazione esterna

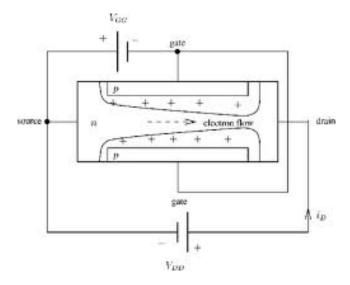
Profilo di concentrazione nel canale per  $V_{GS}$  generica < 0



Forma del profilo in funzione di  $V_{\rm DS}$  per  $V_{\rm GS}=0$ :



In realta', struttura 2D nella maggior parte dei casi:



 $\rightarrow$ 2 giunzioni  $\rightarrow$  2 strati di svuotamento

### Caratteristica del JFET:

 $I_D$  vs  $V_D$  normalizzate a  $I_P$ ,  $V_P$ 

#### Ricostruzione:

Potenziale lungo il canale: funzione di y, fra 0 e  $V_{\rm DS}$ 

$$\rightarrow x = \sqrt{\frac{2\varepsilon V(y)}{eN_d}} \quad \text{larghezza strato svuotato per ognuna delle 2 giunzioni}$$
 
$$\rightarrow d = 2(a-x) \quad \text{larghezza canale}$$
 
$$\rightarrow I = -2eN_d\mu_n \frac{dV}{dy}W(a-x), \quad \text{valida nella regione 'ohmica'}$$

$$\rightarrow \int_{0}^{L} I(y)dy = -2eN_{d}\mu_{n}W \int_{0}^{L} (a-x)\frac{dV}{dy}dy = -2eN_{d}\mu_{n}Wa \int_{V_{SG}}^{V_{DG}} \left(1 - \frac{x}{a}\right)dV$$

$$x = \sqrt{\frac{2\varepsilon V(y)}{eN_d}} \rightarrow a = \sqrt{\frac{2\varepsilon V_P}{eN_d}}, \quad V_P \quad \text{tensione gate-canale per } x = a$$

$$\rightarrow \sqrt{\frac{V(y)}{V_P}} = \frac{x}{a}$$

$$\rightarrow I = -\frac{2eN_{d}\mu_{n}Wa}{L}\int_{V_{SG}}^{V_{DG}}\left(1 - \frac{x}{a}\right)dV = -\frac{2eN_{d}\mu_{n}Wa}{L}\int_{V_{SG}}^{V_{DG}}\left(1 - \sqrt{\frac{V\left(y\right)}{V_{P}}}\right)dV$$

$$\rightarrow I = -\frac{2eN_d\mu_nWa}{L} \left[ V_{DG} - V_{SG} - \frac{2}{3} \frac{V_{DG}^{\frac{3}{2}} - V_{SG}^{\frac{3}{2}}}{V_P^{\frac{1}{2}}} \right]$$

$$\rightarrow I = -\frac{2eN_d\mu_nWa}{3L} \left[ 3(V_{DG} - V_{SG}) - 2\frac{V_{DG}^{\frac{3}{2}} - V_{SG}^{\frac{3}{2}}}{V_P^{\frac{1}{2}}} \right]$$

$$I_{P} = -\frac{2}{3} \frac{eN_{d} \mu_{n} WaV_{P}}{L}$$

$$\rightarrow I = 3I_{P} \left[ \left( \frac{V_{DG} - V_{SG}}{V_{P}} \right) - \frac{2}{3} \frac{V_{SG}^{\frac{3}{2}} - V_{DG}^{\frac{3}{2}}}{V_{P}^{\frac{3}{2}}} \right] = 3I_{P} \left[ \frac{V_{DS}}{V_{P}} - \frac{2}{3} \frac{V_{SG}^{\frac{3}{2}} - V_{DG}^{\frac{3}{2}}}{V_{P}^{\frac{3}{2}}} \right]$$

 $I_P =$ Corrente di *pinch - off* 

Notazione standard:

$$\begin{cases} I_{DSS} \equiv I_P = -\frac{2}{3} \frac{eN_d \mu_n WaV_P}{L} = -\frac{V_P}{\underbrace{\frac{L}{aW}}_{A}} \underbrace{\frac{3}{2} \underbrace{\frac{1}{eN_d \mu_n}}}_{\rho} \sim -\frac{V_P}{R_{chann}} \\ V_P = \frac{eN_d a^2}{2\varepsilon} \\ \rightarrow I_{DSS} = -\frac{2}{3} \frac{e^2 N_d^2 \mu_n Wa^3}{L} \end{cases}$$

Regione 'ohmica':

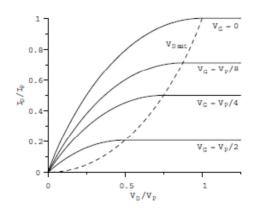
$$I = 3I_{P} \left[ \frac{V_{DS}}{V_{P}} - \frac{2}{3} \frac{V_{SG}^{\frac{3}{2}} - V_{DG}^{\frac{3}{2}}}{V_{P}^{\frac{3}{2}}} \right] = 3I_{P} \left[ 1 - \frac{2}{3} \frac{V_{SG}^{\frac{3}{2}} - V_{DG}^{\frac{3}{2}}}{V_{P}^{\frac{3}{2}}} \frac{V_{P}}{V_{DS}} \right] \frac{V_{DS}}{V_{P}}$$

$$\rightarrow I = 3I_{P} \left[ 1 - \frac{2}{3} \frac{V_{SG}^{\frac{3}{2}} - V_{DG}^{\frac{3}{2}}}{V_{P}^{\frac{3}{2}}} \frac{1}{V_{DS}} \right] \frac{V_{DS}}{V_{P}} = 3I_{P} \left[ 1 + \frac{2}{3} \left( \frac{V_{SG}}{V_{P}} \right)^{\frac{1}{2}} \frac{\left( \frac{V_{DG}}{V_{SG}} \right)^{\frac{1}{2}}}{V_{DS}} \frac{V_{DS}}{V_{DS}} \right] \frac{V_{DS}}{V_{P}}$$

$$V_{DS} = 3I_{P} \left[ 1 + \frac{2}{3} \left( \frac{V_{SG}}{V_{P}} \right)^{\frac{1}{2}} \frac{\left( \frac{V_{DG}}{V_{SG}} \right)^{\frac{3}{2}} - 1}{V_{SG}} \frac{V_{DS}}{V_{P}} \right] \frac{V_{DS}}{V_{P}}$$

$$\rightarrow I_{D} \approx 3I_{P} \left[ 1 - \frac{2}{3} \left( \frac{V_{CS}}{V_{P}} \right)^{\frac{1}{2}} \frac{V_{DS}}{V_{P}} \right] \frac{V_{DS}}{V_{P}}$$

 $\rightarrow$  Resistenza controllata dalla tensione  $V_{GS}$ 

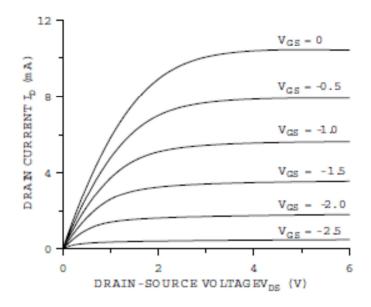


# Regione di saturazione:

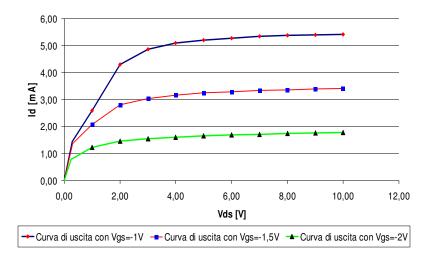
Per ogni dato  $V_{\scriptscriptstyle GS}$ , esiste tensione  $V_{\scriptscriptstyle DS}$  oltre la quale  $I_{\scriptscriptstyle D} \sim \, cost$ 

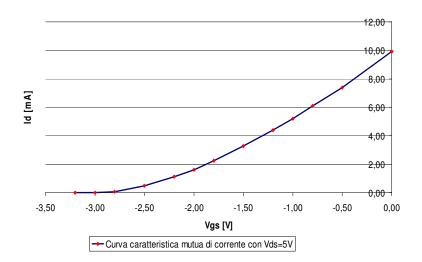
$$I_D^{sat} = I_{DSS} \left( 1 - \frac{V_{GS}}{V_P} \right)^2$$
 corrente di saturazione

Caratteristiche simili a quelle di un  $BJT \to OK$  per amplificazione Controllo in tensione  $(V_{GS})$  invece che in corrente  $(I_B)$ Impedenza di ingresso molto elevata ( $\leftarrow$  giunzione pol. inversamente)



# Caratteristiche rilevate da uno studente $\sim 20$ anni fa: JFET 2N4416





## Modello del JFET per piccoli segnali:

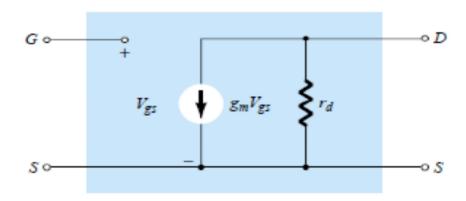
$$\begin{split} g_{m} &= \frac{dI_{D}}{dV_{GS}} \quad \text{transconduttanza} \\ I_{D} &= I_{DSS} \left( 1 - \frac{V_{GS}}{V_{P}} \right)^{2} \\ &\rightarrow \frac{dI_{D}}{dV_{GS}} = -2I_{DSS} \left( 1 - \frac{V_{GS}}{V_{P}} \right) \frac{1}{V_{P}} = -2 \frac{I_{DSS}}{V_{P}} \left( 1 - \frac{V_{GS}}{V_{P}} \right) \\ g_{m}^{max} &= -2 \frac{I_{DSS}}{V_{P}} \rightarrow g_{m} = g_{m}^{max} \left( 1 - \frac{V_{GS}}{V_{P}} \right) \end{split}$$

A bassa frequenza:

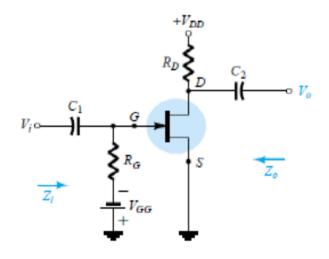
$$Z_{in} \sim \infty$$
 giunzione polarizzata inversamente

$$Z_{out} \sim r_D = \frac{dV_{DS}}{dI_D}$$
 non idealita' del drain come gen. di corrente

Circuito equivalente per piccoli segnali:



Schema piu' semplice per polarizzazione:



$$\begin{split} Z_{in} &= R_G \\ Z_{out} &= r_d \parallel R_D \approx R_D E \qquad r_d \gg R_D \\ A_V &= -g_m r_d \parallel R_D \approx -g_m R_D \quad \text{c.s.} \end{split}$$

Comportamento ad alta frequenza dominato da:
capacita' giunzioni
(tutte polarizzate inversamente: niente cap. di diffusione)
+
parassitici
(layout)